

第十一章 用户系统接口电路

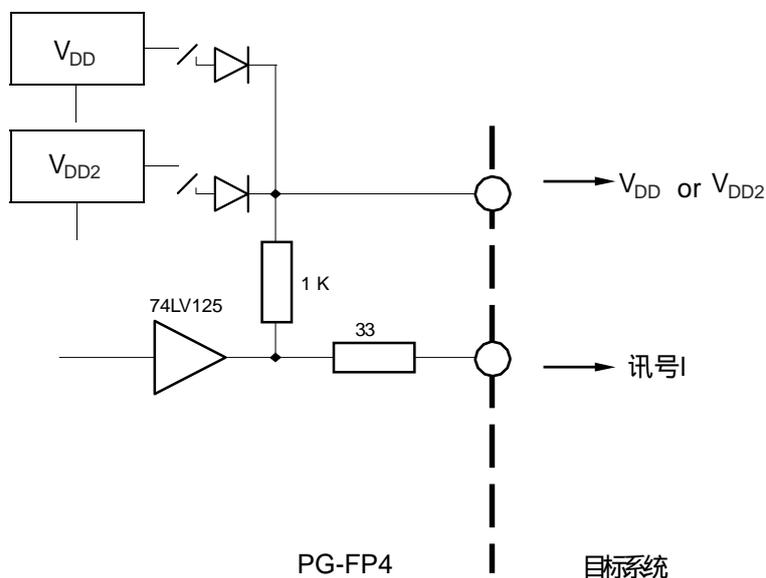
This chapter describes the user system interface circuits of the PG-FP4.

11.1 SO/TxD, SCK, 重置

11.1.1 PG-FP4 供给V_{DD} / V_{DD2}

在编程闪存器件时,PG-FP4可提供电源做V_{DD}和V_{DD2}讯号线是SO/TxD

图 11-1: PG-FP4输出讯号I 电平 1

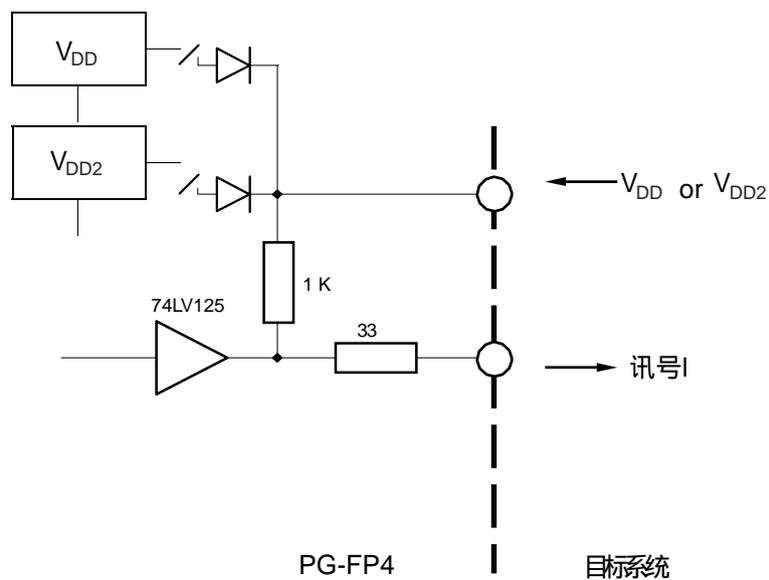


第十一章 用户系统接口电路

11.1.2 V_{DD} / V_{DD2} supplied by User System

另选择可以由用户系统供电使舵部电压稳压,被保护所以用户VDD/VDD2只会影响信号,和重置

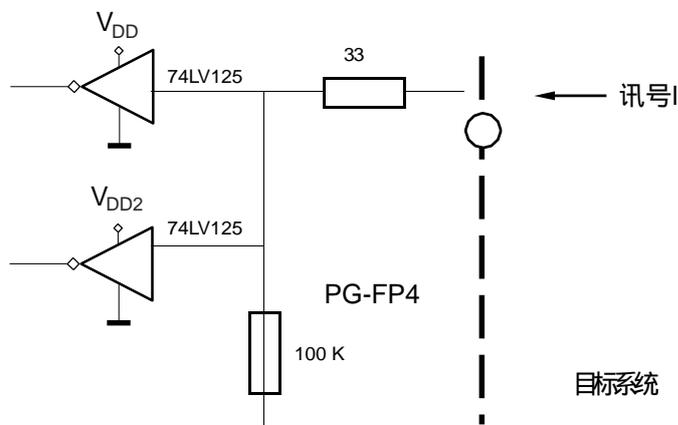
图 11-2: PG-FP4输出讯号I 电平 2



11.2 SI/RxD, HS

输入讯号,不可启动77L电平电压,

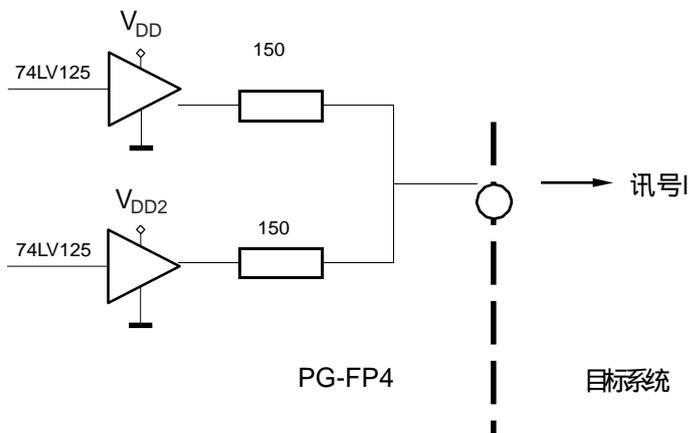
图 11-3: PG-FP4输入讯号I 电平 3



第十一章 用户系统接口电路

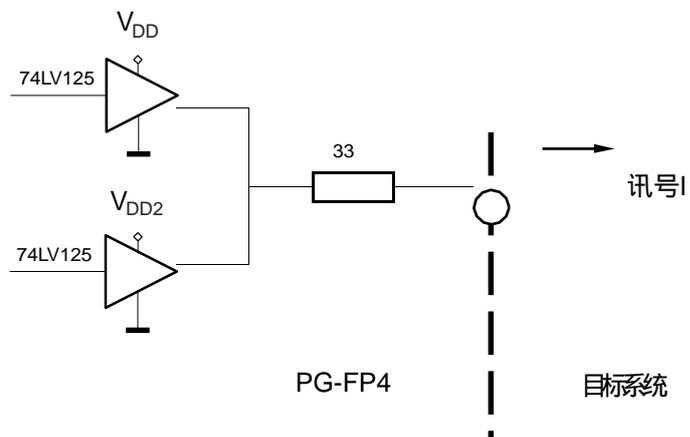
11.3 CLK

图 11-4: PG-FP4输出讯号I 电平 4



11.4 FLMD0, FLMD1

图 11-5: PG-FP4输出讯号I 电平 5

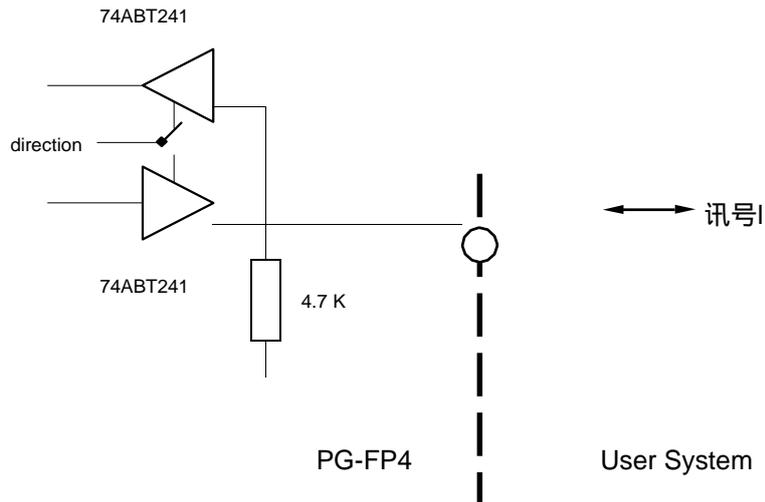


第十一章 用户系统接口电路

11.5 Extension connecto 延伸接头r

延伸接头r输入讯号电平.

图 11-6: PG-FP4 延伸接头讯号电平



在远程控制模式时输入讯号为低输出讯号为高.