

ProASIC3 实验开发平台

ProASIC3 StartKit 是基于 Actel 的 Flash FPGA 实验开发平台，板级提供 ProASIC3 系列 FPGA 芯片、数码管、LED、按键、双串口等资源，通过简单的实验使用户快速掌握 Actel FPGA 的开发流程，真正体验 Flash FPGA 的高安全性、高可靠性、高稳定性、高性能等特点，从而使产品更快投入市场，赢得独一无二的市场效应。

产品图片



功能特点

1、体验独一无二 Flash 架构的 FPGA

- 高度安全性，支持 FlashLock、AES 加密技术，保护知识产权不被窃取
- 高度可靠性，对固件错误免疫，可工作于较恶劣的环境
- 高性能，最大支持 350MHz 单端翻转率和 700MHz 的差分信号，最多有 19 种 I/O 电平标准
- 丰富的存储资源，最多 504Kbit 真正的双口 RAM，还有 1Kbit 的 FlashROM
- 低功耗，同条件下大约为竞争对手的 1/3
- 真正的单芯片，无需配置芯片，掉电不易失
- 上电即可运行，没有配置过程，不需要大的配置电流
- 较低的系统成本，由于高集成度大大降低系统面积和成本

2、拥有丰富的板级资源

—板上含有 ProASIC3 A3P250 FPGA 芯片(可更换 MP 或 3E 系列)、四位数码管、8 个独立 LED、5 个独立按键(一个复位键)、一个无源蜂鸣器、双串口，为用户搭建一个最精简的 Actel FPGA 入门的开发平台

—具有良好的兼容性，对 ProASIC3 和 ProASIC3E 系列不同容量的所有芯片(PQ208 封装)都兼容，用

户可根据需要更换

- 提供注释详尽、简单的入门源程序，例如 LED、蜂鸣器、数码管等
- 提供大量免费的 IP 核，其中包括 8051、FFT、FIR 等，构建您的 SOC
- 对于 MP 系列的芯片可以嵌入 ARM7TDMI-S 软核

3、使用强大的集成开发环境

- 集成的开发环境 Libero 拥有业界最具影响力的第三方工具以及 Actel 的布局布线工具
 - Synplicity 的 Synplify 综合工具
 - Mentor Graphics 的 ModelSim 仿真工具
 - Magma 的 PALACE 物理综合工具
 - WaveFormerLite 的 Reactive Testbench 激励生成工具
 - Actel 高性能的布局布线工具 Designer，其中还含有时序分析和功耗分析工具
- 支持在线调试和 DSP
 - Synplicity 的 Identify AE Debugger 在线调试工具
 - Synplicity 的 Synplify DSP AE DSP 实现工具
 - 支持 First silicon solution 的 Logic Navlgater 逻辑分析仪工具

4、提供详尽的资料以及完善的售后服务

- 提供 Step-By-Step 的《Libero 快速入门》使用手册，让您快速掌握开发流程
- 提供 ProASIC3 系列完整的中文数据手册以及应用笔记
- 配套实验教程，涵盖实验例程、各个软件使用等
- 配备光盘，包含最新的黄金版 Libero 安装程序、数据手册、实验源程序、IP core 等
- 配套提供高性能、低成本的并口下载器

我们将提供最好的、最完善的、最迅速的、最全面的售后服务，提供不间断的、长久的、持续的技术支持，会在最短的时间内帮您解决尽可能多的问题，我们真诚期待您的加盟。